

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

PATENT ABSTRACTS OF JAPAN

(11)Publication number : **08-088626**
(43)Date of publication of application : **02.04.1996**

(51)Int.CI. H04L 7/08
H04J 3/06
H04L 27/22

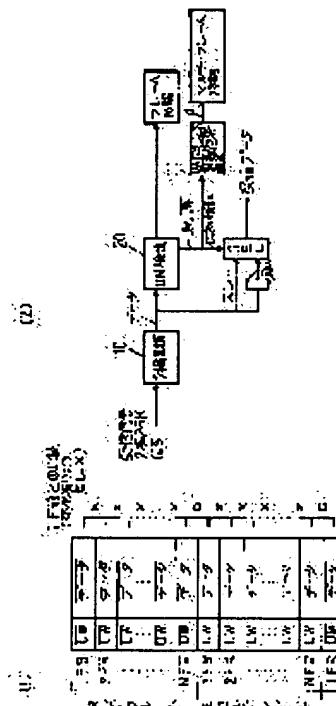
(21)Application number : 06-223272 (71)Applicant : FUJITSU LTD
(22)Date of filing : 19.09.1994 (72)Inventor : UEDA HISAO

(54) MULTI-FRAME SYNCHRONIZATION IDENTIFICATION SYSTEM BY USING UNIQUE WORD

(57) Abstract:

PURPOSE: To realize a multi-frame synchronization circuit with simple circuit configuration entirely by in which synchronization of each frame of received data and synchronization of multi-frames are processed by a circuit of the same configuration at a receiver side with respect to the synchronization identification method in which the receiver side establishes and maintains the synchronization of multi-frames each comprising plural frames by using a synchronization word (UW: called unique word being a 1/0 specific patterned used for communication of radio data in which data subjected to PSK modulation or the like are communicated.

CONSTITUTION: A transmitter side uses a multi-frame as one block to compose a frame where both unique word UW and data are inverted, and the receiver side is provided with a UW detection section 20 detecting the unique word UW and its inverted pattern (the inverse of UW) and also with a detection section 1 detecting the change in the pattern of the unique word UW, and synchronization of the multi-frame of received data is identified depending on the detection point of



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

Partial Translation of JPP'626

H08-88626

[0004]

[Means for Solving the Problems] In order to solve the problems, in a basic configuration of the present invention, when a receiving end receives a wireless signal from a transmitting end in a wireless section continuously, utilizing the fact that a signal phase changes little after the signal has been brought into synchronization once in a demodulating section, multi frames are not identified only by UW patterns in each frame of receiving data, but, as shown as a multi frame format in Fig. 1 (1), all frames (1F - NF) in each multi frame are an identical UW pattern or an inverted UW pattern that repeat alternately and, then, as shown as a receiving end circuit in Fig. 1 (2), a pattern change detecting section (1) is provided for detecting a phase change of the UW and inverted UW patterns detected by a UW detecting section 20 from an output of a receiving signal demodulating section 10 and, based on the detection signal d, the multi frame synchronization of the received data is identified.

[0005]

[Operation] According to the present invention, the pattern change detecting section (1) in the receiving end circuit of Fig. 1 (2) detects the phase change of the pattern from the normal UW pattern to the inverted UW pattern or, conversely, from the inverted UW pattern to the normal UW pattern detected by a UW detecting section 20 from the output of the two phase demodulating section 10 that demodulates the receiving signal in the multi frame format shown in Fig. 1 (1) such as a two phase PSK signal, for example, and, if the phase change between the UW and the inverted UW is detected every predetermined fixed time interval, it is determined that the receiving data is in multi frame synchronization and, on the other hand, if the phase change is not detected

every predetermined fixed time interval but it is detected at different timing, it is determined that the receiving data is not in multi frame synchronization. Thus, a multi frame synchronization circuit that has a simple overall configuration and a small circuit scale can be implemented wherein the UW detection both for the frame synchronization and for the multi frame synchronization can be processed in the UW detecting section 10 of the identical configuration only by adding the simple pattern change detecting section (1) for the multi frame synchronization.

[0006]

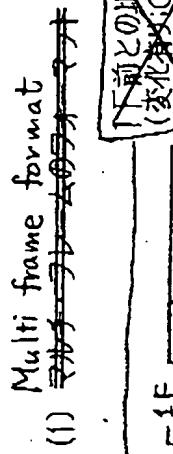
[Embodiments] The multi frame format of the transmission data shown in Fig. 1 (1) and the block diagram of the receiving end circuit shown in Fig. 1 (2) also correspond to claim 1 of the present invention. The two phase demodulating section 10 in the receiving end circuit shown in Fig. 1 (2) demodulates the received two phase PSK signal, the UW detecting section 20 detects the UW to establish the frame synchronization and, at the same time, estimates the phase of the received data taken in by the demodulating section 10 according to the detected UW pattern (UW and inverted UW), and a selector SEL passes the demodulated output data through or reverses its sign to convert the demodulated output data into the original transmitted data. At this time, paying attention to the pattern change (change of phase information) of the detected UW pattern (UW and inverted UW) described above, the multi frame synchronization is established. A circuit configuration of the phase change detecting section in one embodiment of the UW pattern change detecting section (1) is shown in Fig. 2. In the circuit diagram of the phase change detecting section of Fig. 2, a flip flop FF (1) inputs frame timing of the received data as a clock input CK and UW phase information of the frame immediately preceding to the present frame as D and latches the inputs to generate an output Q and, then, an exclusive OR circuit EX-OR (2) inputs the UW phase information of the present frame and the UW phase information of the previous frame output by the FF (1) to

detect whether there is change of the phase information between the UW of the previous frame output by the FF (1) and the UW of the present frame. Then, when the output of the EX-OR (2) is "1", it is determined that [there is change] and, when the output of the EX-OR (2) is "0", it is determined that [there is no change] and, then, depending on whether the state in which [there is change] occurs in a predetermined fixed cycle, it is determined whether the multi frames are synchronized. An example of the operation of the phase change detecting section of Fig. 2 is shown in a time chart of Fig. 3. In this exemplary operation, the change of the phase information between the UW of the previous frame and the UW of the present frame occurs as the output of the EX-OR (2) in a fixed cycle or every N frame to show that the multi frame synchronization of the received data is established.

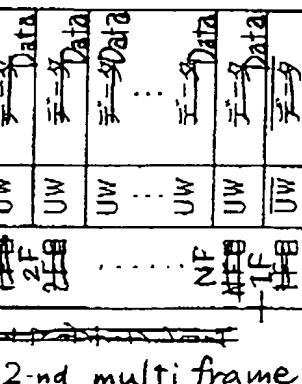
Multi frame format of transmitting data and configuration of receiving end circuit that define basic configuration of multi frame synchronization identification method by using unique word according to claim 1 of the present invention

本発明の請求項1の多フレームデータ送信方式の基本構成を
本発明の請求項1の受信側回路の構成図

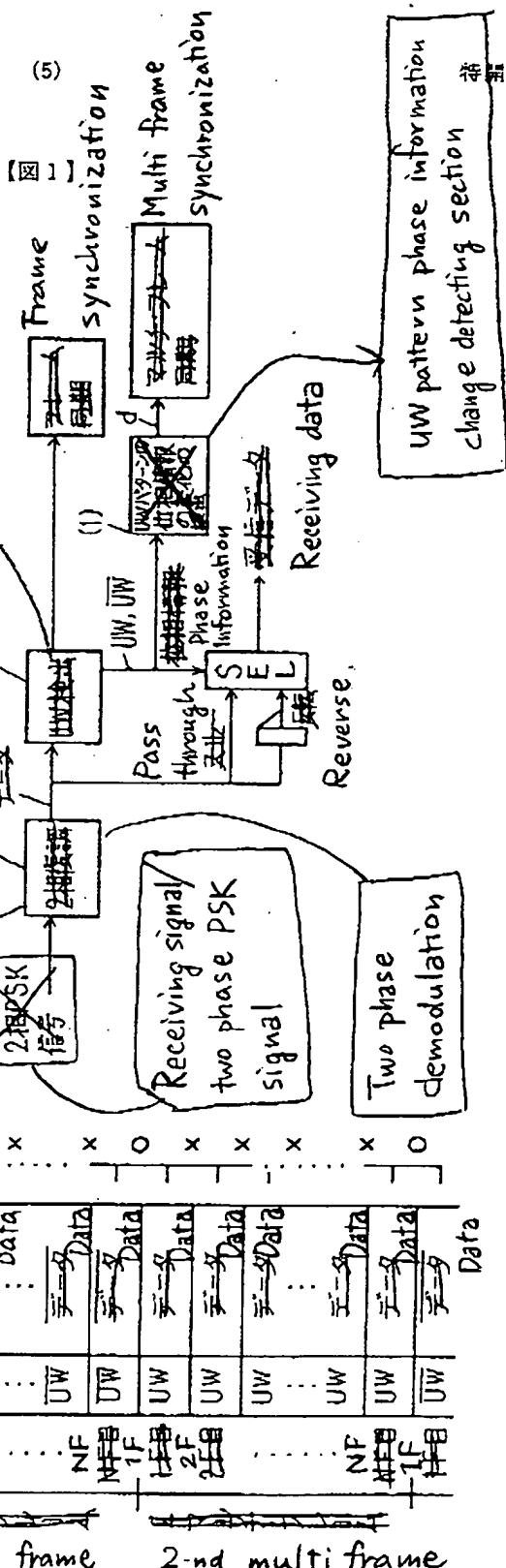
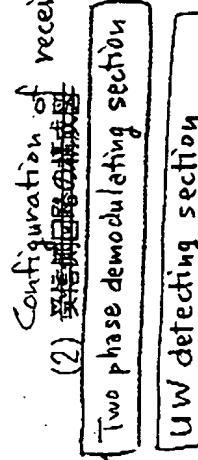
Comparison with immediately preceding frame
(Changed: O
No change: X)



1st multi frame



Configuration of receiving end circuit



(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平8-88626

(43)公開日 平成8年(1996)4月2日

(51)Int.Cl.⁶

識別記号

府内整理番号

F I

技術表示箇所

H 04 L 7/08

A

H 04 J 3/06

Z

H 04 L 27/22

9297-5K

H 04 L 27/22

C

審査請求 未請求 請求項の数7 OL (全7頁)

(21)出願番号

特願平6-223272

(71)出願人

000005223

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

(22)出願日

平成6年(1994)9月19日

(72)発明者

上田 久雄

栃木県小山市城東3丁目28番1号 富士通

デジタル・テクノロジ株式会社内

(74)代理人

弁理士 井桁 貞一

(54)【発明の名称】 ユニークワードによるマルチ・フレーム同期識別方式

(57)【要約】

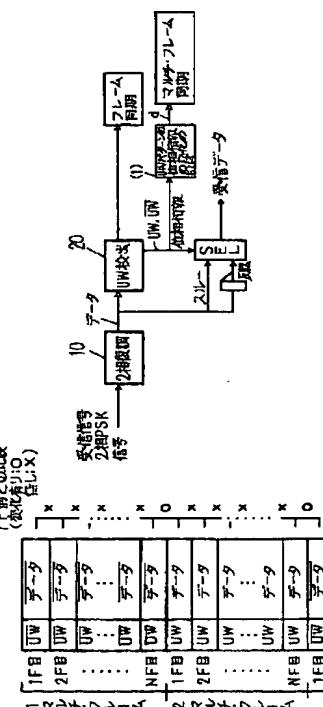
【目的】 データをPSK変調等して通信する無線データ通信に用いられている同期語(UW:ユニークワードと呼ばれる1/0の特定パターン)により、受信側で、複数のフレームから成るマルチ・フレーム同期を確立維持する為の同期識別方法に関し、受信側で受信データのフレーム毎の同期とマルチ・フレームの同期とを、同一構成の回路で処理することが出来て、全体の回路構成が単純で且つ小規模なマルチフレーム同期回路の実現を目的とする。

【構成】 送信側でマルチ・フレームを1ブロックとして、ブロック毎にユニークワードUMおよびデータの双方の符号を反転したフレームを組み、受信側では該ユニークワードUMとその符号反転パターン(反転UM)を検出するUW検出部(20)の他に、該ユニークワードUMのパターンの変化を検出する検出部(1)を具え、該パターンの変化の検出時点により、受信データのマルチ・フレームの同期を識別するように構成する。

本発明の請求項1のユニークワードによるマルチ・フレーム同期識別方式の基本概念を
決める送信データのマルチ・フレームのフォーマットと、受信側回路の概要図

(2)受信側回路の概要図

(1)マルチ・フレームのフォーマット



【特許請求の範囲】

【請求項1】 各フレームに同期用として符号0/1のパターンのユニークワード(UM)を持つ3個以上のN個のフレームから成るマルチ・フレームのデータ伝送の受信側で該ユニークワードを検出しマルチ・フレームの同期を識別するマルチフレーム同期識別方式において、送信側で該マルチ・フレームを1ブロックとして、ブロック毎にユニークワード(UM)およびデータの双方の符号を反転したフレームを組み、受信側では該ユニークワード(UM)とその符号反転パターン(反転UM)を検出するUW検出部(20)の他に、該ユニークワード(UM)のパターンの変化を検出する検出部(1)を具え、該パターンの変化の検出時点により、受信データのマルチ・フレームの同期を識別することを特徴としたユニークワードによるマルチ・フレーム同期識別方式。

【請求項2】 前記のユニークワードによるマルチフレーム同期識別方式において、送信側で該マルチ・フレームの各ブロックのフレーム毎にユニークワード(UM)およびデータの双方の符号を反転したフレームを組み、該マルチ・フレームの先頭フレーム(1F目)に対しては、前フレームが符号反転している場合は現フレームも反転し、前フレームの符号が正規である場合は現フレームの符号も正規とするルール違反のフレームを組み、受信側で該フレームのユニークワード(UM)のパターンの変化を検出することを特徴とする請求項1記載のユニークワードによるマルチ・フレーム同期識別方式。

【請求項3】 前記の請求項1のユニークワードによるマルチ・フレームの同期識別方式に、マルチ・フレーム同期を保護する同期保護部(2)を付加し、受信データのマルチ・フレームの切り替り時点で、ユニークワード(UM)およびデータの双方の符号が反転するハズであるにも拘わらず反転しないユニークワード(UM)を検出することにより、該マルチ・フレームより更に長周期(フレーム×N×Mで、N≥3、M≥3)のスーパー・フレームの同期を識別することを特徴としたユニークワードによるスーパー・フレームの同期識別方式。

【請求項4】 前記の請求項2のユニークワードによるマルチ・フレームの同期識別方式を拡張し、前記のルールを違反した時点を保護する同期保護部(3)と、前記のルール違反が有るハズの時点に、ルール違反が無いことを検出する検出部(4)とを具え、この検出部の検出時点により、スーパー・フレームの同期を識別することを特徴としたユニークワードによるスーパー・フレーム同期識別方式。

【請求項5】 前記の請求項2のフレーム毎にユニークワード(UM)およびデータの符号を反転したフレームの範囲を拡張し、送信側でユニークワード(UM)およびデータとその反転の組合せを規定し(例えば、正規、正規、正規、反転)、受信側で此の規定パターンの変化の検出時点により、マルチ・フレームの同期を識別する

ことを特徴としたユニークワードによるマルチ・フレーム同期識別方式。

【請求項6】 前記の伝送データが4相PSK又は多相PSKデータの場合、其のIチャネルとQチャネルの通常のユニークワード(I CH UW, Q CH UW)を規定し、マルチ・フレームの同期の識別のために、該通常のユニークワード(I CH UW, Q CH UW)を互に入れ替えて(Q CH UW, I CH UW)使用することを特徴としたユニークワードによるマルチ・フレーム同期識別方式。

【請求項7】 前記の請求項6において、マルチ・フレームの同期識別のために、通常のユニークワード(I CH UW, Q CH UW)の反転パターンと、該通常のユニークワードの入れ替えを併用(例えば、反転Q CH UW, 通常I CH UW)することを特徴としたユニークワードによるマルチ・フレーム同期識別方式。

【発明の詳細な説明】**【0001】**

【産業上の利用分野】 本発明は、データをPSK変調などして通信する無線データ通信に用いられている同期語

(UW:ユニークワードと呼ばれる1/0の特定パターン)により、受信側で、複数のフレームから成るマルチ・フレーム同期を確立維持する為の同期識別方法に関するものである。PSK変調のデータ伝送の場合、無線区間で受けた位相の不確定を、受信側で除去して復調データのフレーム位相を同期確定するために、ユニークワードUWが使用されている。

【0002】

【従来の技術】 図5に、2相PSK変調のデータ伝送において、受信側でUWを検出して受信復調データのフレーム位相の不確定の除去に使用している場合の、送信側と受信側の全体の構成ブロックを示す。其の受信側で、受信し復調したデータから単位のフレーム長のN倍(Nは3以上の整数)の長周期(マルチ・フレーム)を識別認識して受信データのマルチフレーム同期を取る場合に、送信データの中に其のマルチ・フレームを認識する為の情報(マーカー)を附加する方法が用いられている。図6に、受信側で、受信データからマルチフレームのマーカーを検出し、マルチフレーム同期を取る場合の、受信データの処理回路のブロック図を示し、図7

に、其の無線区間のマルチフレームのフォーマットを示す。図7の従来のマルチフレームのフォーマットでは、前記のマルチ・フレーム認識の為の情報であるマーカーを、先頭フレーム1FのみがUWとデータとの間に持つマーカー有りとし、他フレームでは、UWとデータの間にマーカーを持たないマーカー無しのフレーム構成となっていた。

【0003】

【発明が解決しようとする課題】 上記の様に、伝送データのマルチフレームの先頭フレーム1Fのみに、マルチ・フレーム認識の為の情報であるマーカーを付加し、他フ

レーム2F～NFには付加しない従来のマルチフレームのフレーム構成では、受信側で受信データのフレーム毎の同期と、マルチ・フレームの同期とを、同一構成の回路で処理することが出来ず、全体の回路構成が複雑で且つ増大するという問題点があった。また従来技術では、受信側の復調部により、受信信号の同期状態への引き込み位相の判断が可能であって、UWパターンにより受信データの位相を確定する必要が無い場合には、マルチ・フレーム同期をとる為の同期識別方法として、図8に示す様に、UWの位置に「マルチ・フレームの先頭フレーム

(第1フレーム1F目)を除く全フレーム」にUWを挿入し、「マルチ・フレームの先頭フレーム(第1フレーム1F目)には、UWの反転パターンである反転UWを挿入する方式が用いられていた。また、UWパターンにより受信データのフレーム位相を確定する必要がある場合は、UWのパターン(2相PSKの場合)はUWと反転UW)によって、其の受信データの位相を確立するとともに、フレーム同期を確立していたが、上記の様に反転UWを用いてマルチ・フレーム同期をとる方法は、「UWと反転UWの区別が付かないため採用できない」という欠点があった。本発明の目的は、受信側で受信データのフレーム毎の同期とマルチ・フレームの同期とを、同一構成の回路で処理することが出来て、全体の回路構成が単純で且つ小規模のマルチフレーム同期回路を実現することにある。

【0004】

【課題を解決するための手段】この目的達成のための本発明の基本構成は、無線区間の受信側で送信側から連続的に無線信号を受信する場合、復調部で一度同期状態に引き込んだ後の信号の位相は、変化が少ないことを利用して、受信データのフレーム毎のUWパターンだけでマルチ・フレームを認識するのではなくて、図1の(1)マルチ・フレームフォーマットの如く、各マルチ・フレームの全フレーム(1F～NF)を、同じUWパターンか反転UWのパターンとして交互に繰り返すものとし、(2)受信側回路の如く、受信信号の復調部10の出力からUW検出部20が検出したUWと反転UWのパターンの位相変化を検出するパターン変化の検出部(1)を設け、其の検出信号dにより、受信データのマルチ・フレーム同期を認識するように構成する。

【0005】

【作用】本発明では、図1の(2)受信側回路のパターン変化の検出部(1)が、図1の(1)のマルチ・フレームフォーマットの受信信号の、例えば2相PSK信号を復調する2相の復調部10の出力からUW検出部20が検出したUWパターンの正規UWから反転UWへ、又は其の逆の反転UWから正規UWへのパターンの位相変化を検出し、其のUWと反転UWの位相変化が予め定めた一定時間毎に検出されれば、受信データはマルチ・フレーム同期が取れている状態であると判断し、予め定めた一定時

間毎に検出されず、異なった時間に検出されれば、受信データはマルチ・フレーム同期が取れていないと判断する。そして、フレーム同期のためのUW検出とマルチ・フレーム同期の為のUW検出とを、同一構成のUW検出部10で処理することが出来て、マルチ・フレームの同期の為には更に簡単なパターン変化の検出部(1)を追加するだけで良く、全体の回路構成が単純であり且つ回路規模の小さなマルチフレーム同期回路を実現できることになる。

【0006】

【実施例】図1の(1)伝送データのマルチ・フレームフォーマットと(2)受信側回路の構成図は、本発明の請求項1の実施例のものもある。(2)受信側回路の2相の復調部10は、受信信号の2相PSK信号を復調し、UW検出部20がUWを検出してフレーム同期を確立すると共に、検出したUWパターン(UW及び反転UW)により復調部10が引き込んだ受信データの位相を推定し、セレクタSELにて復調出力データをスルー又は符号反転して、送信側の原データに戻す。ここで、前記の検出したUWパターン(UW及び反転UW)のパターン変化(位相情報の変化)に注目して、マルチ・フレーム同期を確立する。このUWパターン変化の検出部(1)の実施例の位相変化検出部の回路構成を、図2に示す。図2の位相変化検出部の回路図において、①フリップフロップFFは、受信データのフレーム・タイミングをクロック入力CKとし、現フレームより一つ前のフレームのUWの位相情報をD入力しQ出力としてラッチし、現フレームのUW位相情報と①FFの出力である前フレームのUW位相情報を入力とする②排他的論理回路EX-ORにて、①FFの出力である前フレームのUWと現フレームのUWの位相情報の変化の有無を検出する。そして、②EX-ORの出力が"1"の時、[変化有り]とし、"0"の時、[変化無し]として、[変化有り]が送信側で予め定めた一定周期で起きるか否かにより、マルチフレームが同期しているか否かを識別している。この図2の位相変化検出部の動作の一例を、図3のタイムチャートに示す。この動作例では、前フレームのUWと現フレームのUWの位相情報の変化が、②EX-ORの出力として一定周期であるNフレーム毎に起きて、受信データのマルチ・フレーム同期が確立されていることを示している。

【0007】図4のフレームフォーマットは、本発明の請求項2の実施例として、伝送データのフレーム数が4個の場合のマルチ・フレームのフレーム構成を示し、まず【ルール1】として、送信側から送出する各フレーム毎のUWとデータの双方を、交互に正規と反転の繰り返しとし、但し【ルール2】として、マルチ・フレームの先頭フレーム1F目に対しては、【ルール1】の規則違反を適用する。つまり、マルチ・フレームの最終フレーム4F目が正規ならば、次の1フレーム1F目も同じく正規とし、逆に最終フレーム4F目が反転ならば、次の1フレー

ム1F目も同じく反転とする。送信側にて、各フレーム毎にUWおよびデータの符号を反転したフレームを組み、マルチ・フレームの先頭フレーム1F目に対しては、【前フレームが反転している場合は現フレームも反転とし】【前フレームが正規である場合は現フレームも正規】とするルール違反のフレームを組み、受信側には、UWと反転UWを検出するUW検出部20の他に、UWパターンの位相の変化を検出する位相変化検出部1を備え、其の位相変化の有無の検出点により、マルチ・フレーム同期を確立している。

【0008】本発明の請求項3は、請求項1を拡張したものであり、図示しないが、請求項1の構成の他に、マルチ・フレーム同期を保護する同期保護部を具え、受信データのマルチ・フレームの切り替り時点で、ユニークワード(UM)およびデータの双方の符号が反転するハズであるにも拘わらず反転しないユニークワード(UM)を検出することにより、該マルチ・フレームより更に長周期(フレームxN x Mで、N≥3, M≥3)のスーパー・フレームの同期を識別することを特徴としたユニークワードによるスーパー・フレームの同期識別方式である。

【0009】本発明の請求項4は、前記の請求項2のユニークワードによるマルチ・フレームの同期識別方式を拡張したものであり、図示しないが、前記の【ルール1】を違反した時点を保護する同期保護部と、前記のルール違反が有るハズの時点に、ルール違反が無いことを検出する検出部とを具え、この検出部の検出時点により、スーパー・フレームの同期を識別することを特徴としたユニークワードによるスーパー・フレームの同期識別方式である。

【0010】本発明の請求項5は、前記の請求項2のフレーム毎にユニークワード(UM)およびデータの符号を反転したフレームの範囲を拡張したものであり、送信側でユニークワード(UM)およびデータとその方法の反転の組合せを規定し(例えば、正規、正規、正規、反転と規定し)、受信側で此の規定パターンの変化の検出時点により、マルチ・フレームの同期を識別することを特徴としたユニークワードによるマルチ・フレームの同期識別方式である。

【0011】本発明の請求項6は、前記の伝送データが4相PSK又は多相PSKデータの場合、其のIチャネルとQチャネルの通常のユニークワードのI CH UW, Q CH UWを規定し、マルチ・フレームの同期識別のために、其の通常のユニークワードのI CH UW, Q CH UWを互に入

替えてQ CH UW, I CH UWを使用することを特徴としたユニークワードによるマルチ・フレームの同期識別方式である。

【0012】本発明の請求項7は、前記の請求項6において、マルチ・フレーム同期の識別のために、通常のユニークワード(I CH UW, Q CH UW)の反転パターンと、其の通常ユニークワードの入替えを併用する。例えば、反転Q CH UW, 通常I CH UWを使用することを特徴としたユニークワードによるマルチ・フレームの同期識別方式である。

【0013】

【発明の効果】以上説明した如く、本発明によれば、各フレームのデータの中にマルチ・フレームを認識する情報のマーカーを附加してマルチ・フレームを識別する従来の方法に比べて、①データの中にマーカー用のビットを入れて使用する必要が無いため、データ伝送の伝送効率が向上する。②受信回路のハード構成が簡単となる効果が得られる。

【図面の簡単な説明】

20 【図1】 本発明の請求項1のユニークワードによるマルチ・フレーム同期識別方式の基本構成を決める送信データのマルチ・フレームのフォーマットと受信側回路の構成図

【図2】 本発明の請求項1の実施例のUWパターンの変化の検出部の位相変化検出部の回路構成例の図

【図3】 本発明の請求項1の実施例の位相変化検出部の動作を説明するためのタイムチャート

【図4】 本発明の請求項2の実施例の送信データのマルチ・フレームのフォーマット

30 【図5】 従来の2相PSK変調データのマルチ・フレーム同期識別方式のための送信側と受信側の全体回路のブロック図

【図6】 従来のマルチ・フレーム同期識別方式のための受信側の受信データの処理回路の構成図

【図7】 従来方式のマルチ・フレームのマーカーを用いたフレームフォーマット

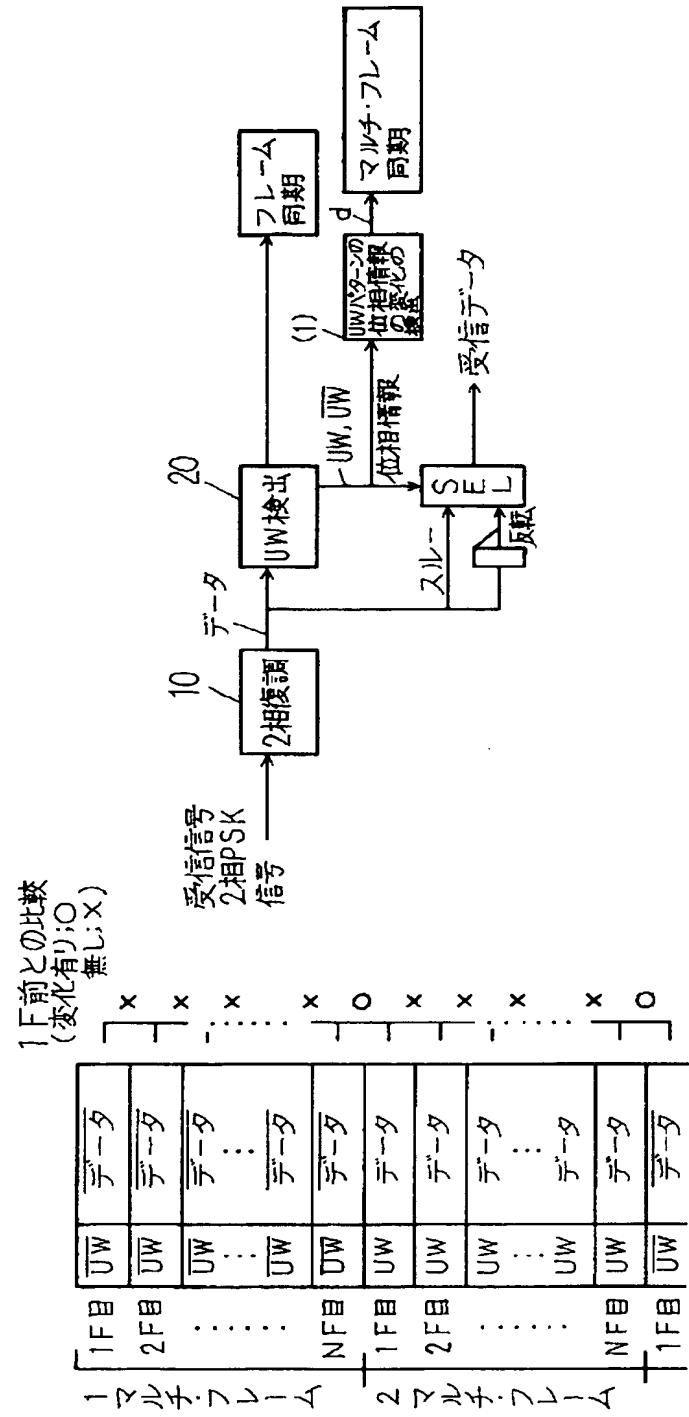
【図8】 従来方式の反転UWを用いたマルチフレーム同期を識別するフレームフォーマットである。

【符号の説明】

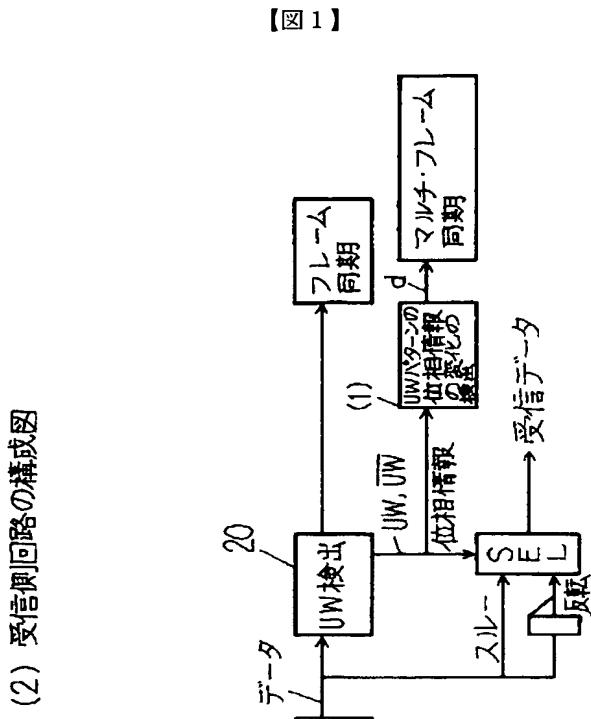
40 (1)は受信データのUWパターンの変化を検出する検出部であり、位相変化検出部、(10)は受信信号の復調部、(20)は復調した受信データからUWパターンを検出するUW検出部である。

本発明の請求項1のユニークワードによるマルチ・フレーム同期識別方式の基本構成を
決める送信データのマルチ・フレームのフォーマットと、受信側回路の構成図

(1) マルチ・フレームのフォーマット

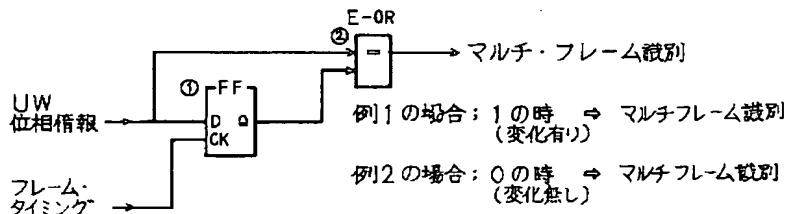


(2) 受信側回路の構成図



【図2】

本発明の請求項1の実施例のUWパターンの変化の検出部の位相変化検出部の回路構成例の図



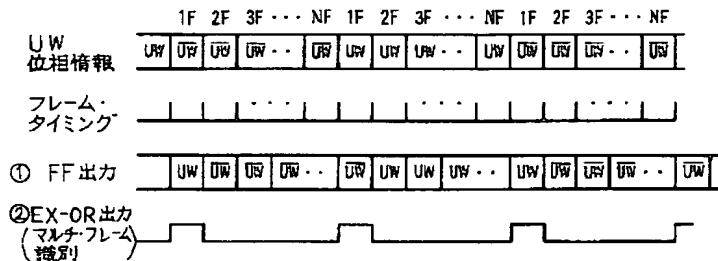
[図3]

本発明の請求項1の実施例の位相変化検出部の動作を説明するための
タイムチャート

【図4】

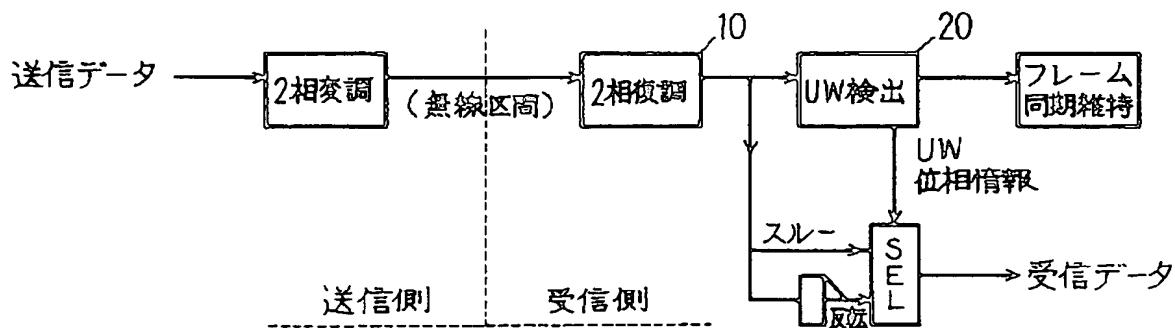
本発明の請求項2の実施例の送信データの マルチフレームのフォーマット

1 フルチフレーム		1F目	UW	データ	1F前との比較 (変化有り:○ 無し:×)
2	2 フルチフレーム	2F目	UW	データ	○
3	3 フルチフレーム	3F目	UW	データ	○
4	4 フルチフレーム	4F目	UW	データ	○
1 フルチフレーム		1F目	UW	データ	×
2	2 フルチフレーム	2F目	UW	データ	○
3	3 フルチフレーム	3F目	UW	データ	○
4	4 フルチフレーム	4F目	UW	データ	○
1 フルチフレーム		1F目	UW	データ	×
2	2 フルチフレーム	2F目	UW	データ	○
3	3 フルチフレーム	3F目	UW	データ	○
4	4 フルチフレーム	4F目	UW	データ	○



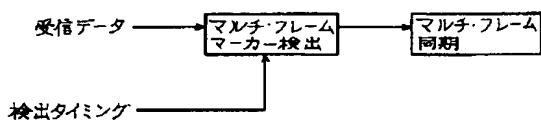
〔四〕 5

従来の2相PSK変調データのマルチフレーム同期識別方式のための送信側と受信側の全体回路のブロック図



【図6】

従来のマルチフレーム同期識別方式のための
受信側の受信データの処理回路の構成図



【図8】

従来方式の反転UWを用いたマルチフレーム
同期を識別するフレームフォーマット

1 マルチ フレーム	1F目	UW	データ
	2F目	UW	データ
	⋮	⋮	⋮
	NF目	UW	データ
	1F目	UW	データ
	2F目	UW	データ

【図7】

従来方式のマルチ・フレームのマーカー
を用いたフレームフォーマット

1 マルチ フレーム	1F目	UW	マーカー有り	データ
	2F目	UW	マーカーなし	データ
	3F目	UW	マーカーなし	データ
	⋮	⋮	⋮	⋮
	NF目	UW	マーカーなし	データ
	1F目	UW	マーカー有り	データ

2
マルチ
フレーム